SEMICONDUCTOR LASER DEVICE AND OPTICAL DISK REGENERATING RECORDING APPARATUS

Patent number:

JP2004158666

Publication date:

2004-06-03

Inventor:

KASAI SHUSUKE: YAMAMOTO KEI; HIRUKAWA

SHUICHI

Applicant:

SHARP CORP

Classification:

- international:

H01S5/343; H01S5/223

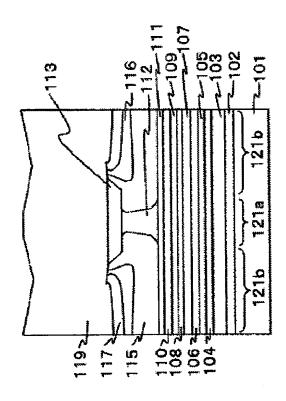
- european:

Application number: JP20020323583 20021107

Priority number(s):

Abstract of JP2004158666

PROBLEM TO BE SOLVED: To provide a laser device of high reliability, long life and high power whose oscillation wavelength is at least 760 nm but no more than 800 nm. SOLUTION: In the laser device, an AlGaAs lower guide layer 105, an InGaAsP multiplex distortion quantum well active layer 107, and an AlGaAs upper guide layer 109 are laminated on a GaAs substrate 101. An AlGaInAs upper interface protective layer 108 is arranged between the layer 107, and the layer 109. An AlGalnAs lower interface protective layer 106 is arranged between the layer 107 and the layer 105. As a result, reproduction of crystal defects from interface between the upper and the lower guide layers 109, 105 to the multiplex distortion quantum well active layer 107 is restrained.



Data supplied from the esp@cenet database - Patent Abstracts of Japan

THIS PAGE BLANK (USPTO)

(19) 日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出顧公開番号

テーマコード (参考)

特别2004-158666. (P2004-158666A)

(43) 公開日 平成16年6月3日(2004.6.3)

(51) Int. C1. 7

HO1S 5/343

FI

HO1S 5/343

5F073

HO1S 5/223

HO1S 5/223

審査請求 未請求 請求項の数 7 OL (全 15 頁)

(21) 出願番号 (22) 出願日 特願2002-323583 (P2002-323583)

平成14年11月7日 (2002.11.7)

(71) 出願人 000005049

シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

(74) 代理人 100062144

弁理士 青山 葆

(74) 代理人 100086405

弁理士 河宮 治

(74) 代理人 100084146

弁理士 山崎 宏

(72) 発明者 河西 秀典

大阪府大阪市阿倍野区長池町22番22号

シャープ株式会社内

(72) 発明者 山本 圭

大阪府大阪市阿倍野区長池町22番22号

シャープ株式会社内

最終頁に続く

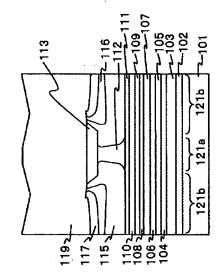
(54) 【発明の名称】半導体レーザ装置および光ディスク再生記録装置

(57)【要約】

【課題】発振波長が760nm以上で800nm以下で あり、高信頼性、長寿命、かつ、高出力な半導体レーザ 装置を提供すること。

【解決手段】GaAs基板101上に、A1GaAs下ガイド層105、InGaAsP多重歪量子井戸活性層107、A1GaAs上ガイド層109を積層している。InGaAsP多重歪量子井戸活性層107とA1GaAs上ガイド層109との間に、A1GaInAs上界面保護層108を設け、InGaAsP多重歪量子井戸活性層107とA1GaAs下ガイド層105との間に、A1GaInAs下界面保護層106を設ける。これにより、上、下ガイド層109、105の界面から多重歪量子井戸活性層107側への結晶欠陥の増殖を抑制する。

【選択図】 図1



【特許請求の範囲】

【請求項1】

GaAs基板上に、下ガイド層、InGaAsPからなる一層または複数層の量子井戸層および複数のバリア層を有する量子井戸活性層、上ガイド層が少なくとも積層されており、発振波長が760nm以上800nm以下である半導体レーザ装置において、

A1GaInAsまたはA1GaInAsPからなる上、下界面保護層が、上記量子井戸活性層と上記上ガイド層との間と上記量子井戸活性層と上記下ガイド層との間に設けられていることを特徴とする半導体レーザ装置。

【請求項2】

請求項1に記載の半導体レーザ装置において、上記上ガイド層および上記下ガイド層がA 10 1 G a A s からなることを特徴とする半導体レーザ装置。

【請求項3】

請求項2に記載の半導体レーザ装置において、上記上ガイド層および上記下ガイド層のA 1 混晶比が0.2より大きいことを特徴とする半導体レーザ装置。

【請求項4】

請求項1に記載の半導体レーザ装置において、上記量子井戸層が3.5%以内の圧縮歪を 有することを特徴とする半導体レーザ装置。

【請求項5】

請求項4に記載の半導体レーザ装置において、上記バリア層が3.5%以内の引張歪を有することを特徴とする半導体レーザ装置。

【請求項6】

請求項1に記載の半導体レーザ装置において、上記上、下界面保護層の有する歪が、上記量子井戸活性層の有する歪を補償していることを特徴とする半導体レーザ装置。

【請求項7】

請求項1に記載の半導体レーザ装置を備えることを特徴とする光ディスク再生記録装置。 【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は半導体レーザ装置に関するものであり、特に高出力・高信頼性を実現できる半導体レーザ装置、および光ディスク再生記録装置に関するものである。

[0002]

【従来の技術】

半導体レーザ装置は光通信装置や光記録装置などに用いられるが、近年、その高速化・大容量化といったニーズが高まってきており、それに応えるために半導体レーザ装置の様々な特性を向上させるための研究開発が進められている。

[0003]

その中で、従来CDやCD-R/RWといった光ディスク再生(記録)装置に用いられる780nm帯の半導体レーザ装置は、AlGaAs系の材料により作製されている。CD-R/RWにおいても高速書き込みに対する要求は益々高まってきているため、これに対応するために半導体レーザ装置の高出力化が要求されている。

[0004]

従来のA 1 G a A s 系による半導体レーザ装置の概略図を図 1 2 に示し、構造を簡単に説明する。図 1 2 において、n - G a A s 基板 5 0 1 上に、n - G a A s バッファ層 5 0 2、n - A 1。. 4 5 8 G a 。. 5 4 2 A s 第 1 下 クラッド層 5 0 3、n - A 1。. 5 G a 。. 5 A s 第 2 下 クラッド層 5 0 4、A 1。. 3 2 8 G a 。. 6 7 2 A s 下 ガイド層 5 0 5、図示しない A 1。. 1 1 5 G a 。. 8 8 5 A s 量子井戸層(層厚 7 0 A、2 層)と A 1。. 3 4 6 G a 。. 6 5 4 A S バリア層(層厚 5 4 A、1 層)を交互に配置してなる 多重量子井戸活性層 5 0 6、A 1。. 3 2 8 G a 。. 6 7 2 A s 上 ガイド層 5 0 7、p - A 1。. 4 7 6 G a 。. 5 2 4 A s 第 1 上 クラッド層 5 0 8、p - G a A s エッチングストップ層 5 0 9 が順次積層 されている。さらに、このエッチングストップ層 5 0 9 かに、メ 50

30

20

.

サストライプ状の $p-Al_{0.476}$ Gao.. $_{524}$ As第2上クラッド層510が形成され、その上部に庇状のp-GaAsキャップ層511が形成されている。また、上記第2上クラッド層510の両側には、 $n-Al_{0.685}$ Gao.. $_{315}$ As第1電流プロック層512およびn-GaAs第2電流プロック層513が積層されて、メサストライプ状の領域以外の領域を電流狭窄部としている。、上記第2電流プロック層513上にはp-GaAs平坦化層514が設けられ、さらに全面にp-GaAsコンタクト層515が積層されている。

[0005]

この半導体レーザ装置の光出力 - 電流特性の図を図7に示す。しきい値電流はおよそ35 mAであり、COD(光学損傷:Catastrophic Optical Dama 10 ge)レベル、すなわち、端面破壊レベルがおよそ160mWの半導体レーザ装置を実現することができている。

[0006]

【特許文献 1】

特開平11-274644号公報(段落0053、図1)

[0007]

【発明が解決しようとする課題】

しかしながら、上記従来のA1GaAs系の材料を用いた半導体レーザ装置では、活性なA1の影響により、高出力駆動時にレーザ光出射端面においてCOD(光学損傷:端面破壊)が起こりやすく、最高光出力も160mW程度でしかなかった。このCODは、以下 20のようなメカニズムによって生じていると考えられる。共振器端面においては、A1が容易に酸化されるために、表面準位が形成される。量子井戸活性層に注入されたキャリアはこの表面準位を介して緩和し、その際に熱を放出するため、局所的に温度が上昇する。この温度上昇によって端面近傍の量子井戸活性層のバンドギャップが縮小し、レーザ光が端面近傍の量子井戸活性層で吸収され、それにより発生したキャリアが、また表面準位を介して緩和して発熱する。このような正帰還を繰り返すことにより最終的に端面が溶融して発振停止に至ると考えられる。従来の半導体レーザ装置では活性領域にA1が含まれているため、端面破壊が大きな問題となる。

[0008]

[0009]

そこで、本発明の課題は、GaAs基板上の高出力半導体レーザ装置、とくにCD-R/RW用780nm帯高出力半導体レーザ装置において、高出力駆動状態において高信頼性・長寿命を有する半導体レーザ装置、およびその半導体レーザ装置を用いた光ディスク再生記録装置を提供することにある。

[0010]

【課題を解決するための手段】

上記課題を解決するため、本発明の半導体レーザ装置は、

GaAs基板上に、下ガイド層、InGaAsPからなる一層または複数層の量子井戸層 50

および複数のバリア層を有する量子井戸活性層、上ガイド層が少なくとも積層されており 、発振波長が760nm以上800nm以下である半導体レーザ装置において、

AlGaInAsまたはAlGaInAsPからなる上、下界面保護層が、上記量子井戸 活性層と上記上ガイド層との間と上記量子井戸活性層と上記下ガイド層との間に設けられ ていることを特徴としている。

 $[0\ 0\ 1\ 1\]$

上記構成によれば、上記上、下ガイド層の界面から量子井戸活性層側への結晶欠陥の増殖 を、上記バリア層でなくて、上記上、下界面保護層中のInにより抑制して、量子井戸活 性層自体の劣化を防ぐことができて、高出力駆動時の高信頼性・長寿命を有する半導体レ ーザ装置が得ることができる。

10

[0012]

1実施の形態では、上記上ガイド層および上記下ガイド層がA1GaAsからなる。 $[0\ 0\ 1\ 3\]$

上記実施の形態によれば、発光再結合のおこるInGaAsPからなる量子井戸層には、 上記AIGaInAsまたはAIGaInAsPからなる上、下界面保護層の存在により 、AIGaAsからなる上、下ガイド層が隣接しなくて信頼性を確保しながら、上記上、 下ガイド層がA1GaAsからなることにより、キャリアのオーバーフローはA1GaA sのコンダクションバンドのエネルギー(E c)およびバレンスバンドのエネルギー(Ev)により十分に抑制する効果を得ることができる。したがって、高信頼性・長寿命な高 出力半導体レーザ装置が実現できる。

20

[0014]

また、1実施の形態では、上記上ガイド層および上記下ガイド層のA1混晶比が0.2よ り大きい。なお、上記上、下ガイド層は活性領域の近くに位置しているため、AI混晶比 が高すぎると信頼性に問題が出てくるため、A1混晶比は上限を0.7とするのが好まし 64

[0015]

上記実施の形態では、より好適に上述の効果が得られる。

[0016]

また、1実施の形態では、上記量子井戸層が圧縮歪を有する。

[0017]

30

上記実施の形態では、上記GaAs基板上のInGaAsPからなる量子井戸層が圧縮歪 を有するから、特に780nm帯において高信頼性・長寿命な高出力半導体レーザ装置が 実現できる。

[0018]

また、1実施の形態では、上記圧縮歪の量が3.5%以内である。なお、量子井戸活性層 が圧縮歪を有していることにより、高出力化・低しきい値電流化が図れるのであり、また 偏光もTEモードとなるために、圧縮歪の量の下限は0%を超えていればよい。

[0019]

上記実施の形態では、上記圧縮歪の量が3.5%以内であるので、より好適に上述の効果 が得られる。

40

[0020]

また、1実施の形態では、上記バリア層が引張歪を有する。

[0021]

上記実施の形態では、InGaAsPからなる上記バリア層が引張歪を有して、圧縮歪を 有する量子井戸層に対してその歪量を補償しているので、より安定した結晶をもつ歪量子 井戸活性層を作製することができ、高信頼性の半導体レーザ装置が実現できる効果がある

[0022]

また、1実施の形態では、上記引張歪の量が3.5%以内である。なお、上記量子井戸活 性層が圧縮歪を有しており、その歪を補償するためにバリア層を利用しているので、バリ 50 ア層の引張歪の量の下限は0%を超えていればよい。

[0023]

上記実施の形態では、上記引張歪の量が3.5%以内であるので、より好適に上述の効果が得られる。

[0024]

また、1 実施の形態では、上記上、下界面保護層の有する歪が、上記量子井戸活性層の有する歪を補償している。

[0025]

上記実施の形態では、上記上、下界面保護層の有する歪が、上記量子井戸活性層の有する 歪を補償しているので、より安定した結晶をもつ歪量子井戸活性層を作製することができ 10 、高信頼性の半導体レーザ装置が実現できる効果がある。

[0026]

また、1実施の形態の光ディスク再生記録装置は、上記半導体レーザ装置を備える。

[0027]

上記実施の形態によれば、上記半導体レーザ装置が従来よりも高い光出力で動作するため、光ディスクの回転速度を従来よりも高速化してもデータの読み書きが可能である。したがって、特に書き込み時に問題となっていた光ディスクへのアクセス時間が従来の半導体レーザ装置を用いた光ディスク再生記録装置よりも格段に短くなって、より快適に操作できる。

[0028]

20

【発明の実施の形態】

以下、本発明を図示の実施の形態により詳細に説明する。

[0029]

(実施の形態1)

図1は、本発明にかかる実施の形態1の半導体レーザ装置の構造を示したものである。この半導体レーザ装置は、n-GaAs基板101上に、n-GaAsバッファ層102、n-AlGaAs第1下クラッド層103、n-AlGaAs第2下クラッド層102、AlGaAs下ガイド層105、AlGaInAs下界面保護層106、図示しないInGaAsP圧縮歪量子井戸層(2層)とInGaAsPバリア層(3層)を交互に配置してなる多重歪量子井戸活性層107、AlGaInAs上界面保護層108、AlGaAs上ガイド層109、p-AlGaAs第1上クラッド層110およびp-GaAsエッチングストップ層111を順次積層している。このp-GaAsエッチングストップ層111を順次積層している。このp-GaAsエッチングストップ層111を順次積層している。このp-GaAsエッチングストップ層111を順次積層している。このp-GaAsエッチングストップ層111を順次積層している。このp-GaAs年ャップ層113を設けると共に、上記p-AlGaAs第2上クラッド層112および庇形状のGaAsキャップ層113の両側を、n-AlGaAs第1電流ブロック層115、n-GaAs第2電流ブロック層116およびp-GaAs等1電流ブロック層115、n-GaAs第2電流ブロック層116およびp-GaAsキャップ層119を設けている。この半導体レーザ装置は、メサストライプ部121aと、そのメサストライプ部121aの両側方のメサストライプ部側方部121bとを有する。

[0030]

40

次に、図2~図4を参照しながら、上記半導体レーザ装置の作製方法を説明する。

[0031]

まず、図2に示すように、(100) 面を持つn-GaAs基板101上に、n-GaAsバッファ層102(層厚0.5μm)、n-Alo.466Gao.534As第1下クラッド層103(層厚3.0μm)、n-Alo.498Gao.502As第2下クラッド層104(層厚0.18μm)、Alo.433Gao.567As下ガイド層105(層厚70nm)、Alo.3226Gao.6074Ino.07As下界面保護層106(歪0.54%、層厚10nm)、図示しないIno.2111Gao.7889Aso.6053Po.3947圧縮歪量子井戸層(歪0.12%、層厚80A、2層)とIno.0932Gao.9068Aso.4071Po.5929バリア層(歪-50

1.44%、基板側から層厚 $70A \cdot 50A \cdot 70A$ の 3 層)を交互に配置してなる多重 歪量子井戸活性層 107、 $Al_{0.3226}$ G $a_{0.6074}$ I $n_{0.07}$ A s 上 界面保 護層 108 (層厚 10nm)、 $Al_{0.433}$ G $a_{0.567}$ A s 上 ガイド層 109 (層厚 70nm)、 $p-Al_{0.4886}$ G $a_{0.5116}$ A s 第 112 (層厚 30A)、 $p-Al_{0.4886}$ G $a_{0.5116}$ A s 第 112 (層厚 112) を順次有機金属化学気相成長法にて結晶成長させる。

[0032]

上記有機金属化学気相成長法による成長温度は、図10の成長温度プロファイルに示すよ 10 うに、上記バッファ層102から上記下ガイド層105までが750℃である。そして、成長を中断して680℃まで降温させてから、上記下界面保護層106から上記上界面保護層108までを順次積層する。その後、再び成長を中断して750℃まで昇温させてから、上記上ガイド層109から上記キャップ層113までを順次積層する。【0033】

さらに、図2において、図1に示すメサストライプ部121 aを形成する部分に、レジストマスク114(マスク幅 5.5μ m)をストライプ方向が[011] 方向を持つように写真工程により作製する。

[0034]

次に、上記レジストマスク114以外の部分を、図3に示すように、エッチングし、メサ 20 ストライプ部121aを形成する。このエッチングは硫酸と過酸化水素水の混合水溶液およびフッ酸を用いて二段階で行い、エッチングストップ層111直上まで行う。GaAsはフッ酸によるエッチングレートが非常に遅いということを利用し、エッチング面の平坦化およびメサストライプの幅制御を可能にしている。エッチングの深さは1.95 μ m、メサストライプの最下部の幅は約2.5 μ mである。エッチング後、上記レジストマスク114を除去する。

[0035]

続いて、図4に示すように、上記エッチングストップ層111およびキャップ層113の上に、n-Alo., Gao. s As第1電流ブロック層115 (層厚1.0μm)、n-GaAs第2電流ブロック層116 (層厚0.3μm)、p-GaAs平坦化層117 (層厚0.65μm)を順次有機金属結晶成長させて、光・電流狭窄領域を形成する。【0036】

その後、写真工程により、上記メサストライプ部側方部121b, 121b上にのみレジストマスク118を形成する。

[0037]

続いて、上記メサストライプ部121a上の平坦化層117、第2電流ブロック層116および第1電流ブロック層115をエッチングにより除去する。このエッチングには、アンモニアと過酸化水素水の混合水溶液および硫酸と過酸化水素水の混合水溶液を用い、二段階でエッチングを行う。その後、上記レジストマスク118を除去して、図1に示すように、p-GaAsキャップ層119(層厚2.0μm)を積層する。このようにして、図1に示す構造の半導体レーザ装置を作製することができた。

[0038]

本実施の形態 1 の半導体レーザ装置においては、発振波長は 7 8 0 nmであり、図 6 および図 7 に示すように、CODレベルが 3 0 0 mW以上、また 8 5 ℃、2 0 0 mWパルスの信頼性試験において 5 0 0 0時間以上の安定な動作を確認した。これまで発明者らは、G a A s 基板上にて I n G a A s P 系の量子井戸活性層を用いた半導体レーザ装置の研究を進めており、今回、A 1 G a A s 系に比べて CODレベルの高い半導体レーザ装置を作製することができた。そして、さらに高出力駆動時の半導体レーザ装置の寿命や信頼性を向上すべく、下ガイド層 1 0 5 および上ガイド層 1 0 9 に A 1 G a A s を用い、かつ、バリア層の I n G a A s P の界面において、それぞれの成長温度の違いから成長の中断に起因 50

すると考えられる界面の結晶性の悪化による長期劣化に対して、下界面保護層106および上界面保護層108を設けることにより特性の向上を実現した。詳しくは、本実施の形態1のように、上記下AlGaAsガイド層105を積層した後に成長中断し、成長再開後は上記AlGaInAs下界面保護層106を成長した後にバリア層を積層するために、先述の界面の影響が下界面保護層106によってバリア層とは解離されるために、特性の向上につながったと考えられる。また、上記AlGaInAsP上界面保護層108をバリア層とAlGaAs上ガイド層109との間に設けることも、同様に特性の向上につながったと考えられる。

[0039]

また、本実施の形態1においては、上、下界面保護層108,106をAIGaInAsとしたところ、信頼性試験後の半導体レーザ装置を解析しても、バリア層・井戸層には全く劣化が観察されないことが確認された。これは、上、下AIGaInAs界面保護層108,106が欠陥の増殖を抑える機能をもっていることを示している。その結果、高出力駆動時の高信頼性・長寿命な半導体レーザ装置を作製することができた。

[0040]

また、本実施の形態 1 においては、発光再結合のおこる上記 I n G a A s P 量子井戸層には、上記A 1 G a I n A s 上、下界面保護層 1 0 8 , 1 0 6 の存在により、A 1 G a A s からなる上、下ガイド層 1 0 9 、 1 0 5 を隣接させないことで信頼性を確保しながら、上記上、下ガイド層 1 0 9 、 1 0 5 がA 1 G a A s からなることにより、キャリアのオーバーフローはA 1 G a A s のコンダクションバンドのエネルギー(E c)およびバレンスバンドのエネルギー(E v)により十分に抑制する効果を得ることができた。通常、高信頼性を得るためにA 1 フリーの半導体レーザ装置を作る場合、ガイド層、クラッド層までIn G a P などで形成して全てA 1 フリーとする。しかし、本実施の形態 1 では、発振波長 7 8 0 n m 帯の I n G a A s P からなる上記量子井戸層に対するコンダクションバンドのエネルギー差(Δ E v)がバランスよく得られる A 1 混晶比が 0 . 2 より大きい A 1 G a A s からなる層を、上、下ガイド層 1 0 9 , 1 0 5 として設けている。図9に、A 1 G a A s からなるガイド層の A 1 混晶比に対する特性温度(T o)の関係を示すグラフを示す。ガイド層の A 1 混晶比が 0 . 2 よりも大きい A 1 G a A s の場合に温度特性が向上していることが確認されて、十分高い信頼性を得ることができた。

[0041]

また、本実施の形態1においては、上述の通りGaAs基板101上のInGaAsPからなる圧縮歪量子井戸層が用いられており、これにより特に780nm帯において高信頼性・長寿命な高出力半導体レーザ装置が実現できた。また、上記圧縮歪量が3.5%以内であることにより、より好適に上記効果が得られた。ここでいう歪量とは、GaAs基板101の格子定数をaGaAs、井戸層の格子定数をa1とすると、(a1-aGaAs)/aGaAsで表される。この値が正であれば圧縮歪、負であれば引っ張り歪と呼ばれる。図8に井戸層の圧縮歪量の違いによる半導体レーザ装置の信頼性(70℃、230mW)を示すグラフを示す。圧縮歪量が3.5%を越えると信頼性が悪化しているのが分かる。これは、圧縮歪量が大き過ぎて結晶性が悪くなっていると考えられる。

[0042]

また、本実施の形態1においては、InGaAsPからなる引張歪バリア層が用いられており、圧縮歪を有する量子井戸層に対してその歪量を補償しているので、より安定した結晶をもつ多重歪量子井戸活性層107を作製することができ、高信頼性の半導体レーザ装置が実現できた。また、上記引張歪量が3.5%以内であることにより、より好適に上述の効果が得られた。

[0043]

また、本実施の形態1においては、上記量子井戸層が圧縮歪、上記バリア層が引張歪を有しており、各層について、層の歪量(圧縮方向を正、引張方向を負とする)と層厚との積を求め、これらの積の合計を求めると、この合計は負となっているため、多重歪量子井戸 50

活性層107としては、トータルで引張歪となっている。上記AIGaInAs上、下界 面保護層108,106はGaAs基板101に対して圧縮歪を有していて、上記トータ ルの引張歪を補償しているため、より結晶性の安定につながり、高出力駆動時の高信頼性 ・長寿命な半導体レーザ装置を作製することができた。 [0044]

(実施の形態2)

図 5 は、本発明にかかる実施の形態 2 の半導体レーザ装置の構造を示したものである。こ の半導体レーザ装置は、n-GaAs基板201上に、n-GaAsバッファ層202、 n-AlGaAs第1下クラッド層203、n-AlGaAs第2下クラッド層204、 AlGaAs下ガイド層205、AlGaInAsP下界面保護層206、図示しないI nGaAsP圧縮歪量子井戸層 (3層) とInGaAsPバリア層 (4層) を交互に配置 してなる多重歪量子井戸活性層207、A1GaInAsP上界面保護層208、A1G aAs上ガイド層209、p-AlGaAs第1上クラッド層210およびp-GaAs エッチングストップ層211を順次積層している。このp-GaAsエッチングストップ 層211上に、メサストライプ形状のp-AlGaAs第2上クラッド層212および庇 形状のGaAsキャップ層213を設けると共に、上記p-A1GaAs第2上クラッド 層212およびGaAsキャップ層213の両側を、n-AlGaAs第1電流プロック 層215、n-GaAs第2電流プロック層216およびp-GaAs平坦化層217か らなる光・電流狭窄領域で埋め込み、さらに、全面にp-GaAsキャップ層219を設 けている。この半導体レーザ装置は、メサストライプ部121aと、そのメサストライプ 20 部121aの両側方のメサストライプ部側方部すなわち電流狭窄部121b,121bと を有する。

[0045]

次に、上記半導体レーザ装置の作製方法を説明する。

[0046]

まず、(100)面を持つn-GaAs基板201上に、n-GaAsバッファ層202 (層厚0.5μm)、n-Al_{0.452}Ga_{0.548}As第1下クラッド層203 (層厚3. 0μm)、n-Alo. 5 6 1 Gao. 4 3 9 A s 第 2 下 クラッド層 2 0 4 (層 厚0. 18μm)、Alo. 4 3 3 Gao. 5 6 7 As下ガイド層 2 0 5 (層厚 1 0 n m)、Alo. 3 Gao. 4 3 5 Ino. 2 6 5 Aso. 5 9 5 Po. 4 0 5 下界面保護層 30 206 (歪0.4976%、層厚31nm)、図示しないIno.2670 Gao.73 3 0 A S 0 . 5 7 5 3 P 0 . 4 2 4 7 圧縮歪量子井戸層 (歪 0 . 4 2 % 、層厚 6 0 A 、 3 層) とIno. 1287 Gao. 8713 Aso. 4071 Po. 5929 バリア層 (歪 -1.18%、基板側から層厚100A・50A・50A・100Aの4層)を交互に配 置してなる多重歪量子井戸活性層207、Alo. 3 Gao. 4 3 5 Ino. 2 6 5 As о. ь , ь Р о. 4 о ь 上界面保護層 2 0 8 (歪 0. 4 9 7 6 %、層厚 3 1 n m) 、A 1 o. 4 3 3 G a o. 5 6 7 A s 上ガイド層 2 0 9 (層厚 2 5 n m) 、 p - A l o . 4 8 8 5 Gao. 5 1 1 5 As第1上クラッド層210 (層厚0. 22μm)、p-GaAsエ ッチングストップ層 2 1 1 (層厚 3 0 A) 、p-A 1_{0 4 8 8 5} G a_{0 5 1 1 5} A s 第2上クラッド層212 (層厚1. 28μm)、GaAsキャップ層213 (層厚0. 7 40 5 μm) を順次有機金属化学気相成長法にて結晶成長させる。

[0047]

また、上記有機金属化学気相成長法による成長温度は、図10の成長温度プロファイルに 示すように、上記バッファ層202から上記下ガイド層205までが750℃である。そ して成長を中断し680℃まで降温させてから、上記下界面保護層206から上記上界面 保護層208までを順次積層する。その後再び成長を中断し750℃まで昇温させてから 、上記上ガイド層209から上記キャップ層213までを順次積層する。

[0048]

その後、メサストライプを作製する工程から、p-GaAsキャップ層219を積層する 工程までは実施の形態1と同様なので省略するが、メサストライプ部221a以外の電流 50

20

狭窄部 221 b, 221 bにn-A1。、 $_{1}$ G a。. $_{3}$ A s 第 1 電流プロック層 215 、 n-G a A s 第 2 電流プロック層 216 、 p-G a A s 平坦化層 217 を設け、光・電流狭窄領域を形成し、上記 p-G a A s キャップ層 219 を積層することで、図 5 に示すような半導体レーザ装置を作製することができた。

[0049]

[0050]

また、本実施の形態2においては、上記上、下界面保護層208,206をAlGaIn AsPとしたことにより、上記AlGaAs上、下ガイド層209,205から結晶欠陥が増殖したとしても、上記バリア層でなく上記AlGaInAsP上、下界面保護層208,206中のInにより、その増殖を抑制することができるため、上記多重歪量子井戸活性層207自体の劣化を防ぐ効果があり、高出力駆動時の高信頼性・長寿命な半導体レーザ装置を作製することができた。

[0051]

また、本実施の形態2においては、発光再結合のおこるInGaAsPからなる圧縮歪量子井戸層には、上記AlGaInAsPからなる上、下界面保護層208,206の存在により、AlGaAsからなる上、下ガイド層209、205だAlGaAsからなることに信頼性を確保しながら、上記上、下ガイド層209,205がAlGaAsからなることにより、キャリアのオーバーフローはAlGaAsのコンダクションバンドのエネルギー(Ec)およびバレンスバンドのエネルギー(Ev)により十分に抑制することができた。

[0052]

また、本実施の形態2においては、上述の通りGaAs基板201上のInGaAsPからなる圧縮歪量子井戸層が用いられており、これにより特に780nm帯において高信頼 ³⁰性・長寿命な高出力半導体レーザ装置が実現され、高信頼性の高出力半導体レーザ装置が得られた。また、上記圧縮歪量子井戸層の圧縮歪量が3.5%以内であることにより、より好適に上記効果が得られた。

[0053]

また、本実施の形態 2 においては、In GaAs Pからなる引張歪を有する上記バリア層が用いられており、圧縮歪を有する上記量子井戸層に対してその歪量を補償しているので、より安定した結晶をもつ多重歪量子井戸活性層 2 0 7を作製することができ、高信頼性の半導体レーザ装置が実現された。また、上記引張歪量が 3.5%以内であることにより、より好適に上記効果が得られた。

[0054]

また、本実施の形態 2 においては、上記量子井戸層が圧縮歪、上記バリア層が引張歪を有しており、層の歪量(圧縮方向を正、引張方向を負とする)と層厚との積の合計は負となっているため、上記多重歪量子井戸活性層 2 0 7 としては、トータルで引張歪となっている。一方、上記上、下界面保護層 2 0 8, 2 0 6 である A 1 G a I n A s P は G a A s 基板 2 0 1 に対して圧縮歪を有していて、このトータルの引張歪を補償しているため、より結晶性の安定につながり、高出力駆動時の高信頼性・長寿命な半導体レーザ装置を作製することができた。

[0055]

上記実施の形態 1 および 2 において、上記 A I 。 . 4 3 3 G a 。 . 5 6 7 A s 上、下ガイド層 1 0 9 , 2 0 9 , 1 0 5 , 2 0 5 と上、下界面保護層 1 0 8 , 2 0 8 , 1 0 6 , 2 0 50

6との間に、A1混晶比がA1。. 4 3 3 G a 。. 5 6 7 A s 上、下ガイド層 1 0 9 , 2 0 9 , 1 0 5 , 2 0 5 よりも少ない、たとえばA1。. 3 G a 。. 7 A s の層を設けてもよい。これは、A1。. 4 3 3 G a 。. 5 6 7 A s 上、下ガイド層 1 0 9 , 2 0 9 , 1 0 5 , 2 0 5 が上、下界面保護層 1 0 8 , 2 0 8 , 1 0 6 , 2 0 6 と接する部分において、A1の混晶比の小さいA1。. 3 G a 。. 7 A s の層を設けることにより、特に下界面保護層 1 0 6 , 2 0 6 を積層する前の成長中断中に、最表面に露出しているA1が少なくなるので、より劣化の少ない、高信頼性・長寿命な半導体レーザ装置を作製することができる。

[0056]

また、上記実施の形態 1 および 2 では、埋込リッジ構造としたが、これに限るものではな 10 い。リッジ構造、内部ストライプ構造、埋込ヘテロ構造など、あらゆる構造に対して同様の効果が得られる。

[0057]

また、本実施の形態1および2では、n型基板101,201を用いたが、p型基板を用い、上記実施の形態のn型、p型を入れ替えても、同様の効果は得られる。また、波長は780nmとしたが、これに限るものではない。760nm以上800nm以下であるいわゆる780nm帯であれば同様の効果が得られる。

[0058]

また、上記実施の形態 1 および 2 では、p-G a A s キャップ層 1 1 9 および 2 1 9 はおよそ 2 0 μ mとしているが、およそ 5 0 μ mと厚く積層してもよい。また、成長温度を 20 7 5 0 $\mathbb C$ および 6 8 0 $\mathbb C$ としているが、この温度に限るものではない。

[0059]

(実施の形態3)

図11は、本発明の実施の形態3の光ディスク記録再生装置の構造を示したものである。この光ディスク記録再生装置は、光ディスク401にデータを書き込んだり、書き込まれたデータを再生するためのものであり、その際用いられる発光素子として、先に説明した実施の形態1の半導体レーザ装置402を備えている。

[0060]

この光ディスク記録再生装置についてさらに詳しく説明する。書き込みの際は、上記半導体レーザ装置 402 から出射されたデータ信号がのったレーザ光は、コリメートレンズ 430 30 3 により平行光とされて、ビームスプリッタ 404 を透過したレーザ光は、124 6 で偏光板 124 6 で集光されて、光ディスク 124 6 0 1 に照射されて、この光ディスク 124 6 0 1 にデータが記録される。

[0061]

一方、読み出し時には、データ信号がのっていないレーザ光が書き込み時と同じ経路をたどって光ディスク401に照射される。このレーザ光がデータの記録された光ディスク401の表面で反射されて、データ信号がのった再生光となる。この再生光は、レーザ光照射用対物レンズ406、λ/4偏光板405を経た後、ビームスプリッタ404で反射されて、90°角度を変えた後、再生光用対物レンズ407で集光されて、信号検出用受光素子408に入射する。この信号検出用受光素子408内で入射したレーザ光の強弱によって、レーザ光にのったデータ信号が電気信号に変換されて、信号光再生回路409において元の信号に再生される。

[0062]

上記実施の形態3の光ディスク記録再生装置は、従来の半導体レーザ装置よりも高い光出力で動作する半導体レーザ装置402を用いているため、ディスクの回転速度を従来よりも高速化してもデータの読み書きが可能である。したがって、特に書き込み時に問題となっていた光ディスクへのアクセス時間が従来の半導体レーザ装置を用いた光ディスク記録再生装置よりも格段に短くなって、この光ディスク記録再生装置はより快適に操作できる

[0063]

Gis . p.

なお、ここでは、上記半導体レーザ装置を記録再生型の光ディスク装置に適用した例について説明したが、同じ波長 7 8 0 n m帯を用いる光ディスク記録装置、光ディスク再生装置にも適用可能であることは言うまでもない。

[0064]

なお、本発明の半導体レーザ装置および光ディスク再生記録装置は、上述の図示例にのみ 限定されるものではなく、たとえば、各層の混晶比、量子井戸層・バリア層の層厚や層数 など、本発明の要旨を逸脱しない範囲内において種々変更を加え得ることは勿論である。

[0065]

【発明の効果】

10

以上より明らかなように、本発明によれば、AIGaInAsまたはAIGaInAsPからなる上、下界面保護層を、量子井戸活性層と上ガイド層との間と上記量子井戸活性層と下ガイド層との間に設けているので、劣化による結晶欠陥の増殖を、バリア層でなく上記上、下界面保護層中のInにより抑制することができて、量子井戸活性層自体の劣化を防ぐことができ、したがって、高出力駆動時の高信頼性・長寿命な半導体レーザ装置を得ることができる。

【図面の簡単な説明】

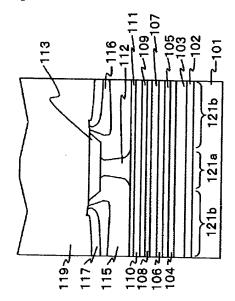
- 【図1】本発明の実施の形態1にかかる半導体レーザ装置をストライプ方向に対して垂直な方向に切断した断面図である。
- 【図2】本発明の実施の形態1にかかる半導体レーザ装置を、第1回結晶成長マスクプロ 20 セス終了後において、ストライプ方向に対して垂直な方向に切断した断面図である。
- 【図3】本発明の実施の形態1にかかる半導体レーザ装置を、メサストライプ形成エッチングプロセス終了後において、ストライプ方向に対して垂直な方向に切断した断面図である。
- 【図4】本発明の実施の形態1にかかる半導体レーザ装置を、電流ブロック層埋め込み結晶成長プロセス終了後において、ストライプ方向に対して垂直な方向に切断した断面図である。
- 【図5】本発明の実施の形態2にかかる半導体レーザ装置をストライプ方向に対して垂直な方向に切断した断面図である。
- 【図 6】従来および本発明にかかる半導体レーザ装置の、光出力ー電流特性を示すグラフ 30 である。
- 【図7】界面保護層の有無による半導体レーザ装置の信頼性(85℃、200mW)の違いを示すグラフである。
- 【図 8】 井戸層の圧縮歪量の違いによる半導体レーザ装置の信頼性(70℃、230mW)を示すグラフである。
- 【図9】本発明にかかる半導体レーザ装置において、ガイド層のAl混晶比に対する温度 特性(To)の関係を示すグラフである。
- 【図10】本発明の実施の形態1および2に係る半導体レーザ装置の成長温度プロファイル図である。
- 【図11】本発明の実施の形態3に係る光ディスク記録再生装置の概略図である。
- 【図12】従来の半導体レーザ装置をストライプ方向に対して垂直な方向に切断した断面 図である。

【符号の説明】

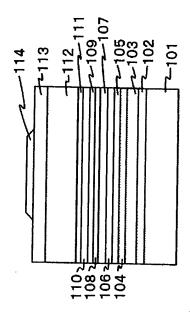
- 101,201 基板
- 105,205 下ガイド層
- 106,206 下界面保護層
- 107.207 多重歪量子井戸活性層
- 108,208 上界面保護層
- 109,209 上ガイド層
- 402 半導体レーザ装置

50

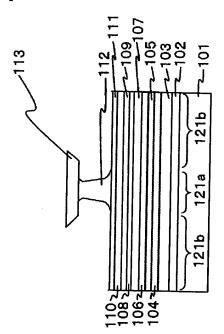
【図1】



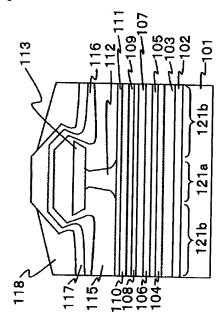
【図2】



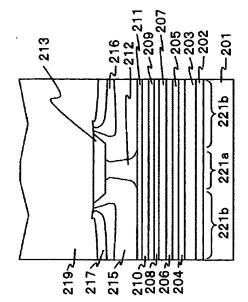
【図3】



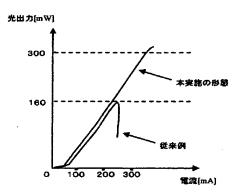
【図4】



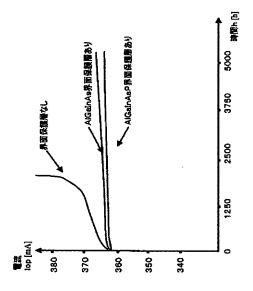
【図5】



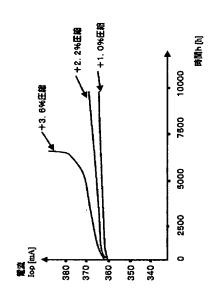
【図6】



【図7】

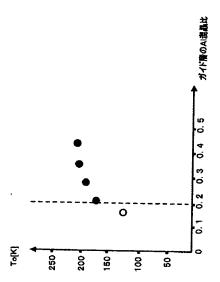


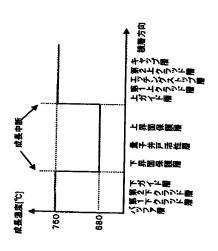
【図8】



【図9】

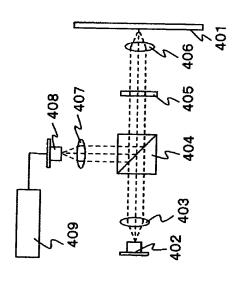
【図10】

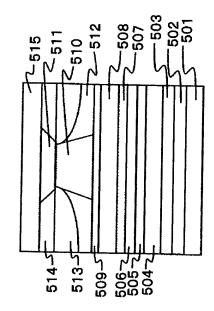




【図11】

【図12】





フロントページの続き (72)発明者 蛭川 秀一

大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内 Fターム(参考) 5F073 AA09 AA22 AA89 BA06 CA13 CB02 EA24 EA28 THIS PAGE BLANK (USPTO)

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)